



A diagram of a 3-bit shift register. It consists of three rectangular blocks labeled 01, 03, and 02 from left to right. Block 01 is the leftmost and is connected to block 03. Block 03 is connected to block 02. Block 02 has a small square output on its right side. Block 03 has a small square output on its left side. Block 01 has a small square output on its right side.

**POZNÁMKA: POŽIADAVKY NA NAPOJENIE EZS TREBA UPRESNIŤ S PREVÁDZKOVATEĽOM EZS**

ing. arch. Ján Kunec s.r.o., Jarková č. 3128/14, 080 01 Prešov  
e-mail: jankunec@gmail.com

Vypracoval :	Zodpovedný :	Hlavný projektant :	Autor projektu :
Ing. Komanický	Ing. Komanický	Ing. arch. Ján Kunec	Ing. arch. Ján Kunec


Investor : Ministerstvo vnútra Slovenskej republiky, Pribinova č.2, 812 72 Bratislava

Názov stavby :

**Poprad OR PZ, rekonštrukcia a modernizácia objektu**

Objekt :	E.7 - SO 01.1 Elektronika
----------	---------------------------

Obsah výkresu : Pôdorys 3.N.P.

Dátum : JÚN 2018

Stupeň: REALIZAČNÍ

Mierka : 1/100